

DIN-Rail LED-Dimmer

Eigenschaften:

- 8x LED Dimmer- Ausgang
- Helligkeit stufenweise oder stufenlos einstellbar
- 2x Relais-Ausgang 250VAC / 5A
- 8x Digital-Eingang für Taster
- 7-Segment-Anzeige für Geräteadresse
- RS485 über BUS-Connector und Schraubklemmleiste
- Versorgungsspannung: 24V DC
- Temperaturbereich: -10°C bis +70°C
- Hutschienengehäuse: 6TE
- Modulares System, beliebig erweiterbar
- Weitere Hutschienen-Module erhältlich
z.B. Motorcontroller (9TE), DIN-Rail CPU 60 (6TE), DIN-Rail ADDA 6I40 (6TE), DIN-Rail CPU 10 (1TE)
- Alle Module können über RS485 miteinander kommunizieren
- einfache Verbindung der einzelnen Module über passende Busverbinder möglich
- Das Modul wird vorprogrammiert geliefert, eigene Firmware kann über JTAG eingespielt werden

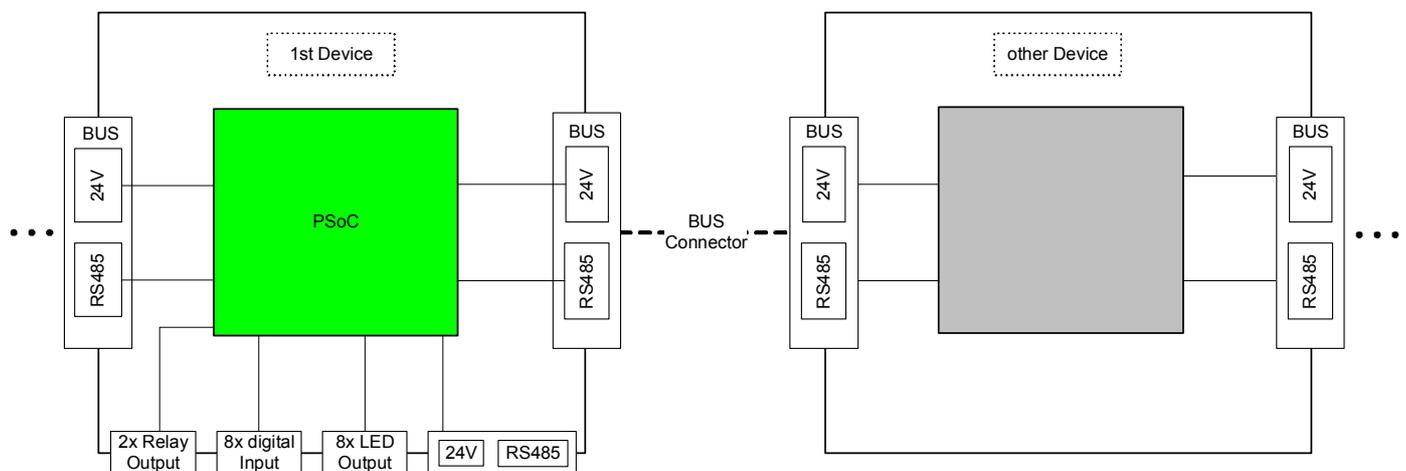
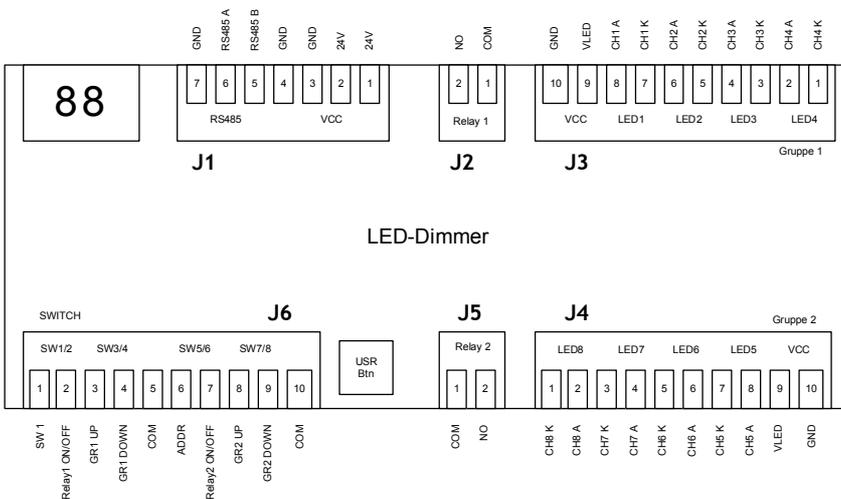


Abbildung 1: Übersicht

Anschlussbelegung:



- | | | |
|-------------|--------------|------------|
| J1: | J2: | J3: |
| 1 – GND | 1 – REL1 COM | 1 – LED4 K |
| 2 – RS485-A | 2 – REL1 NO | 2 – LED4 A |
| 3 – RS485-B | | 3 – LED3 K |
| 4 – GND | | 4 – LED3 A |
| 5 – GND | J5: | 5 – LED2 K |
| 6 – +24V | 1 – REL2 COM | 6 – LED2 A |
| 7 – +24V | 2 – REL2 NO | 7 – LED1 K |
| | | 8 – LED1 A |
| | | 9 – VLED |
| | | 10 – GND |
-
- | | |
|------------|---------------------|
| J4: | J6: |
| 1 – LED8 K | 1 – SW1 |
| 2 – LED8 A | 2 – Gruppe 1 ON/OFF |
| 3 – LED7 K | 3 – Gruppe 1 UP |
| 4 – LED7 A | 4 – Gruppe 1 DOWN |
| 5 – LED6 K | 5 – COM |
| 6 – LED6 A | 6 – ADDR |
| 7 – LED5 K | 7 – Gruppe 2 ON/OFF |
| 8 – LED5 A | 8 – Gruppe 2 UP |
| 9 – VLED | 9 – Gruppe 2 DOWN |
| 10 – GND | 10 – COM |

Technische Daten:

- Max. Eingangsspannung an VLED1, VLED2, VLED3: 58V
- Max. Ausgangsstrom je Kanal: 2A
- Max. Eingangsspannung digitale Eingänge: 24V

Display:

- zeigt aktuelle Geräteadresse

Gruppe 1:

- Taster 2:**
 - schaltet Relais 1 ein und aus (Spannungsversorgung Gruppe 1)
- Taster 3:**
 - durch antippen wird die Helligkeit der LEDs an Gruppe 1 in Stufen erhöht
 - durch halten wird die Helligkeit der LEDs an Gruppe 1 stufenlos erhöht
- Taster 4:**
 - durch antippen wird die Helligkeit der LEDs an Gruppe 1 in Stufen verringert
 - durch halten wird die Helligkeit der LEDs an Gruppe 1 stufenlos verringert

Gruppe 2:

- Taster 6:**
 - schaltet Relais 2 ein und aus (Spannungsversorgung Gruppe 2)
- Taster 7:**
 - durch antippen wird die Helligkeit der LEDs an Gruppe 2 in Stufen erhöht
 - durch halten wird die Helligkeit der LEDs an Gruppe 2 stufenlos erhöht
- Taster 8:**
 - durch antippen wird die Helligkeit der LEDs an Gruppe 2 in Stufen verringert
 - durch halten wird die Helligkeit der LEDs an Gruppe 2 stufenlos verringert

Taster 5 (Default Taster):

- beim betätigen des Tasters werden die Standardeinstellungen wiederhergestellt.
- Helligkeit 35%, beide Relais aus, alle Kanäle aktiv

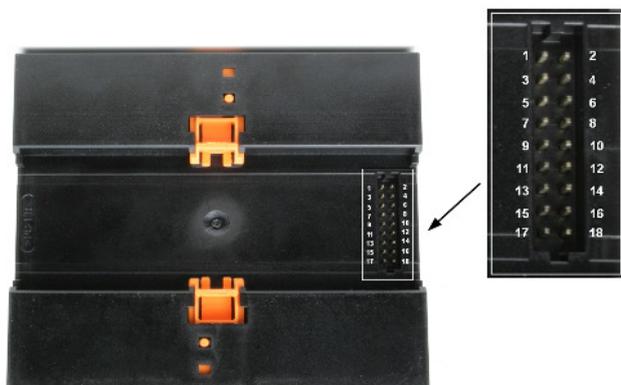
Adress-Taster (USR Btn):

- durch antippen erhöht sich die Geräteadresse jeweils um 1.
- durch halten wird die Geräteadresse laufend erhöht.
- nach FF erfolgt Umbruch auf 0.



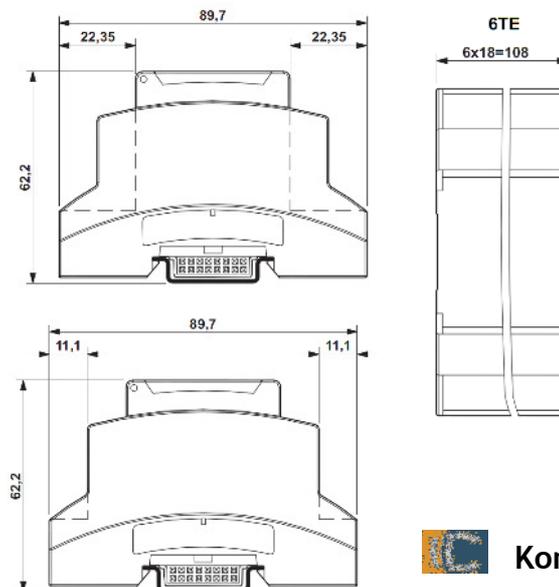
Anschlussbelegung:

BUS-Connector:



1 – NC	2 – NC
3 – +24V	4 – +24V
5 – GND	6 – GND
7 – RS485 A Host	8 – RS485 B Host
9 – GND	10 – GND
11 – NC	12 – NC
13 – GND	14 – GND
15 – NC	16 – NC
17 – NC	18 – NC

Maßzeichnung:



Kontakt

In-Circuit GmbH
Königsbrücker Str. 69
D-01099 Dresden
www.in-circuit.de
info@in-circuit.de

Bestellinformationen			
Beschreibung	Artikelnummer	Verpackung	Mindestbestellmenge
DIN-Rail LED-DIMMER - 15x PWM Schaltausgang, 6TE	901.058	ESD-Tüte, Luftpolster	1
DIN-Rail CPU 10 - SAM9G45 CPU Modul, 1TE	901.212	ESD-Tüte, Luftpolster	1
DIN-Rail CPU 60 - i.MX 536 CPU Modul, 6TE	901.249B	ESD-Tüte, Luftpolster	1
DIN-Rail CPU 61 - i.MX 536 CPU Modul, 6TE	901.033	ESD-Tüte, Luftpolster	1
DIN-Rail ADDA 6I6O - 6x ADC Input, 4x DAC Output 0-10V, 6TE	901.218	ESD-Tüte, Luftpolster	1
Busverbinder 1TE 2Slot - zur Verbindung von 1TE Modulen	303.061	ESD-Tüte, Luftpolster	1
Busverbinder 6TE 2Slot - zur Verbindung von 6TE Modulen	303.062	ESD-Tüte, Luftpolster	1
AVR JTAGICE III - Debugger und Programmieradapter	901.300	ESD-Tüte, Luftpolster	1

Änderungsliste

Version	Datum	Änderungsgrund	Bearbeiter
A	21.11.2013	Erstausgabe	Träger